



ΑΝΑΡΤΗΤΕΑ ΣΤΟ ΔΙΑΔΙΚΤΥΟ

Ιωάννινα, 20-7-2017

Αριθμ. Πρωτ.: 1562

ΠΛΗΡΟΦΟΡΙΕΣ:

Κ. Λατίνου

Παλιός κωδικός θέσης στο πληροφοριακό σύστημα
ΑΠΕΛΛΑ 00002190264

Νέος κωδικός θέσης στο πληροφοριακό σύστημα
ΑΠΕΛΛΑ APP828

ΘΕΜΑ: Συγκρότηση Εκλεκτορικού Σώματος για την πλήρωση μίας (1) θέσης Καθηγητή στη βαθμίδα του **Καθηγητή πρώτης βαθμίδας** με γνωστικό αντικείμενο «**Σχεδίαση Ολοκληρωμένων Κυκλωμάτων**».

ΠΡΑΞΗ-ΑΠΟΦΑΣΗ

ΤΟΥ ΠΡΟΕΔΡΟΥ

ΤΟΥ ΤΜΗΜΑΤΟΣ ΜΗΧΑΝΙΚΩΝ Η/Υ & ΠΛΗΡΟΦΟΡΙΚΗΣ ΤΗΣ ΣΧΟΛΗΣ ΘΕΤΙΚΩΝ ΕΠΙΣΤΗΜΩΝ ΤΟΥ ΠΑΝΕΠΙΣΤΗΜΙΟΥ ΙΩΑΝΝΙΝΩΝ

Έχοντας υπόψη:

1. τις διατάξεις του άρθρου 19 του Ν. 4009/2011, όπως αντικαταστάθηκε και τροποποιήθηκε με το άρθρο 70 του Ν. 4386/2016 και το άρθρο τέταρτο του Ν. 4405/2016, και του άρθρου 30 του Ν. 4452/2017,
2. την εγκύκλιο με αριθμ. πρωτ. Φ.122.1/88/119483/Ζ2/20-7-2016 του ΥΠ. Π.Ε.Θ.,
3. την Υπουργική Απόφαση με αριθμ. Φ.122.1/14241/Ζ2/27-1-2017 (ΦΕΚ 225/31-1-2017, τ. Β'),
4. την προκήρυξη της θέσης (ΦΕΚ 75/31-1-2017, τ. Γ'),
5. το Μητρώο ΑΠΕΛΛΑ Εσωτερικών και Εξωτερικών μελών, όπως εγκρίθηκε από τη Σύγκλητο του Πανεπιστημίου Ιωαννίνων στη συνεδρία της αριθμ. 1038/47/15-6-2017,
6. την ομόφωνη απόφαση της Γ.Σ.Ειδ.Σ. του Τμήματος Μηχανικών Η/Υ & Πληροφορικής (Συνεδρία αριθμ. 366/12-7-2017),
7. τις αιτήσεις των υποψηφίων στο πληροφοριακό σύστημα ΑΠΕΛΛΑ.

Αποφασίζουμε

Τη συγκρότηση του Εκλεκτορικού Σώματος για την πλήρωση μίας (1) θέσης Καθηγητή στη βαθμίδα του **Καθηγητή πρώτης βαθμίδας** με γνωστικό αντικείμενο «**Σχεδίαση Ολοκληρωμένων Κυκλωμάτων**» του Τμήματος Μηχανικών Η/Υ & Πληροφορικής, ως εξής:

ΤΑΚΤΙΚΑ ΜΕΛΗ

1. **Αλεξίου Γεώργιος**, Καθηγητής του Τμήματος Μηχανικών Η/Υ & Πληροφορικής της Πολυτεχνικής Σχολής του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Μικροηλεκτρονική (Σχεδιασμός VLSI) και Μικροϋπολογιστές»



2. **Νικολός Δημήτριος**, Καθηγητής του Τμήματος Μηχανικών Η/Υ & Πληροφορικής της Πολυτεχνικής Σχολής του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Τεχνολογία Υλικού και Αρχιτεκτονική Υπολογιστών (με έμφαση στα Συστήματα Υπολογιστών Υψηλής Αξιοπιστίας)»
3. **Παπανάνος Ιωάννης**, Καθηγητής της Σχολής Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών του Ε.Μ.Π. με γνωστικό αντικείμενο «Σχεδίαση Αναλογικών Μικροηλεκτρονικών Κυκλωμάτων και Ανάπτυξη Εργαλείων Σχεδίασης με έμφαση στις Τηλεπικοινωνιακές Εφαρμογές»
4. **Πεκμεστζή Κιαμάλ**, Καθηγητής της Σχολής Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών του Ε.Μ.Π. με γνωστικό αντικείμενο «Αρχιτεκτονική Υπολογιστών-Λογική Σχεδίαση Αριθμητικών Κυκλωμάτων»
5. **Πνευματικάτος Διονύσιος**, Καθηγητής της Σχολής Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πολυτεχνείου Κρήτης με γνωστικό αντικείμενο «Αρχιτεκτονική Υπολογιστών»
6. **Σίσκος Στυλιανός**, Καθηγητής του Τμήματος Φυσικής της Σχολής Θετικών Επιστημών του Α.Π.Θ. με γνωστικό αντικείμενο «Ανάλυση και Σχεδιασμός Αναλογικών Ολοκληρωμένων Κυκλωμάτων»
7. **Χατζόπουλος Αλκιβιάδης**, Καθηγητής του Τμήματος Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Α.Π.Θ. με γνωστικό αντικείμενο «Αναλογικά Ηλεκτρονικά Κυκλώματα»
8. **Σταμούλης Γεώργιος**, Καθηγητής του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Πανεπιστημίου Θεσσαλίας με γνωστικό αντικείμενο «Σχεδίαση Ψηφιακών Κυκλωμάτων VLSI»
9. **Νικολαΐδης Σπυρίδων**, Καθηγητής του Τμήματος Φυσικής της Σχολής Θετικών Επιστημών του Α.Π.Θ. με γνωστικό αντικείμενο «Ανάλυση και Σχεδιασμός Ψηφιακών Ηλεκτρονικών Κυκλωμάτων»
10. **Ψυχάλινός Κωνσταντίνος**, Καθηγητής του Τμήματος Φυσικής της Σχολής Θετικών Επιστημών του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Ηλεκτρονικά Αναλογικά Κυκλώματα-Συστήματα»
11. **Λαόπουλος Θεόδωρος**, Καθηγητής του Τμήματος Φυσικής της Σχολής Θετικών Επιστημών του Α.Π.Θ. με γνωστικό αντικείμενο «Ηλεκτρονικά Κυκλώματα Μετρήσεων και Ελέγχου».

ΑΝΑΠΛΗΡΩΜΑΤΙΚΑ ΜΕΛΗ

1. **Δόλλας Απόστολος**, Καθηγητής της Σχολής Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πολυτεχνείου Κρήτης με γνωστικό αντικείμενο «Υλικό Υπολογιστών (Hardware)»
2. **Σκόδρας Αθανάσιος**, Καθηγητής του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών της Πολυτεχνικής Σχολής του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Ψηφιακά Συστήματα»
3. **Τσανάκας Παναγιώτης**, Καθηγητής της Σχολής Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Ε.Μ.Π. με γνωστικό αντικείμενο «Αρχιτεκτονικές Παράλληλης Επεξεργασίας»
4. **Πασχάλης Αντώνιος**, Καθηγητής του Τμήματος Πληροφορικής και Τηλεπικοινωνιών της Σχολής Θετικών Επιστημών του Ε.Κ.Π.Α. με γνωστικό αντικείμενο «Λογική Σχεδίαση και Αρχιτεκτονική»
5. **Γκιζόπουλος Δημήτριος**, Καθηγητής του Τμήματος Πληροφορικής και Τηλεπικοινωνιών της Σχολής Θετικών Επιστημών του Ε.Κ.Π.Α. με γνωστικό αντικείμενο «Αρχιτεκτονική Υπολογιστών»



6. **Βέργος Χαρίδημος**, Καθηγητής του Τμήματος Μηχανικών Η/Υ & Πληροφορικής της Πολυτεχνικής Σχολής του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Τεχνολογία Υλικού: Σχεδιασμός και Υλοποίηση Ψηφιακών Κυκλωμάτων»
7. **Καραφυλλίδης Ιωάννης**, Καθηγητής του Τμήματος Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Δ.Π.Θ. με γνωστικό αντικείμενο «Σχεδιασμός, Μοντελοποίηση και Προσομοίωση Μικροηλεκτρονικών και Νανοηλεκτρονικών Σοιχείων, Ολοκληρωμένων Κυκλωμάτων και Συστημάτων»
8. **Κατεβαίνης Εμμανουήλ**, Καθηγητής του Τμήματος Επιστήμης Υπολογιστών της Σχολής Θετικών & Τεχνολογικών Επιστημών του Πανεπιστημίου Κρήτης με γνωστικό αντικείμενο «Αρχιτεκτονική Υπολογιστών & Υλοποίηση με χρήση πολύ μεγάλης κλίμακας VLSI»
9. **Κοζύρης Νεκτάριος**, Καθηγητής της Σχολής Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Ε.Μ.Π. με γνωστικό αντικείμενο «Παραλληλοποίηση Αλγορίθμων και Απεικόνιση σε Αρχιτεκτονικές Μεγάλης Κλίμακας»
10. **Μασσέλος Κωνσταντίνος**, Καθηγητής του Τμήματος Πληροφορικής και Τηλεπικοινωνιών της Σχολής Οικονομίας, Διοίκησης και Πληροφορικής του Πανεπιστημίου Πελοποννήσου με γνωστικό αντικείμενο «Σχεδίαση Υλικού Υπολογιστικών Συστημάτων (Σχεδίαση Συστημάτων Ειδικού Σκοπού, Σχεδίαση Συστημάτων Υλικού σε Υψηλό Επίπεδο, Σχεδίαση Υλικού-Λογισμικού)»
11. **Σερπάνος Δημήτριος**, Καθηγητής του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών της Πολυτεχνικής Σχολής του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Τεχνολογία Υλικού Η/Υ, με έμφαση στην Αρχιτεκτονική».

Η θέση αυτή προήλθε από την αίτηση για εξέλιξη στη βαθμίδα του Καθηγητή πρώτης βαθμίδας που έκανε για πρώτη φορά ο κ. Γεώργιος Τσιατούχας, Αναπληρωτής Καθηγητής του Τμήματός μας.

Η προθεσμία υποβολής υποψηφιοτήτων έληξε στις **10 Απριλίου 2017**.

Μέσα στη νόμιμη προθεσμία υπέβαλαν υποψηφιότητα μέσω του πληροφοριακού συστήματος ΑΠΕΛΛΑ οι κ.κ.:

α/α	Όνομα	Επώνυμο	Υποψηφιότητα
1	Hoon	Ko	Υποβλήθηκε στις 02/03/2017
2	Βενέτης	Κανακάρης	Υποβλήθηκε στις 29/03/2017
3	Γεώργιος	Τσιατούχας	Υποβλήθηκε στις 06/04/2017

Το βιογραφικό σημείωμα, το υπόμνημα εργασιών και οι δημοσιεύσεις των υποψηφίων είναι αναρτημένα από τους ίδιους στο πληροφοριακό σύστημα ΑΠΕΛΛΑ-κωδικός θέσης 00002190264/APP 828.

Κοινοποίηση:
- Υποψηφίους

Με τιμή
Ο Πρόεδρος του Τμήματος
Ιωάννης Φούντος
Καθηγητής