



ΑΝΑΡΤΗΤΕΑ ΣΤΟ ΔΙΑΔΙΚΤΥΟ

Ιωάννινα, 28-3-2022

Αριθμ. Πρωτ.: 1100

ΠΛΗΡΟΦΟΡΙΕΣ:

Κ. Λατίνου

Κωδικός θέσης στο πληροφοριακό σύστημα
ΑΠΕΛΛΑ APP25077

ΘΕΜΑ: Συγκρότηση αρμόδιου Εκλεκτορικού Σώματος για την πλήρωση μίας (1) κενής θέσης μέλους Δ.Ε.Π. στη βαθμίδα του **Επίκουρου Καθηγητή** (με θητεία) με γνωστικό αντικείμενο «**Σχεδίαση Αναλογικών Κυκλωμάτων**».

ΠΡΑΞΗ-ΑΠΟΦΑΣΗ ΤΟΥ ΠΡΟΕΔΡΟΥ ΤΟΥ ΤΜΗΜΑΤΟΣ ΜΗΧΑΝΙΚΩΝ Η/Υ & ΠΛΗΡΟΦΟΡΙΚΗΣ ΤΗΣ ΠΟΛΥΤΕΧΝΙΚΗΣ ΣΧΟΛΗΣ ΤΟΥ ΠΑΝΕΠΙΣΤΗΜΙΟΥ ΙΩΑΝΝΙΝΩΝ

Έχοντας υπόψη:

1. τις διατάξεις του άρθρου 19 του Ν. 4009/2011, όπως τροποποιήθηκε και ισχύει.
2. την Υπουργική Απόφαση αριθμ. Φ.122.1/14241/Ζ2 (ΦΕΚ 225/31-1-2017, τ. Β'), όπως τροποποιήθηκε με την Απόφαση αριθμ. Φ.122.1/86/83263/Ζ2 (ΦΕΚ 2657/30-6-2020, τ. Β') του Υφυπουργού Παιδείας και Θρησκευμάτων.
3. την προκήρυξη της θέσης (ΦΕΚ 2964/2-12-2021, τ. Γ').
4. το Μητρώο ΑΠΕΛΛΑ Εσωτερικών και Εξωτερικών μελών, όπως επικαιροποιήθηκε από τη Σύγκλητο του Πανεπιστημίου Ιωαννίνων στις Συνεδρίες της αριθμ. 1123/21-12-2021 & αριθμ. 1126/15-2-2022.
5. την ομόφωνη απόφαση της Γ.Σ.Ειδ.Σ. του Τμήματος Μηχανικών Η/Υ & Πληροφορικής (Συνεδρία αριθμ. 443/23-3-2022), σύμφωνα με το άρθρο 84§19 του Ν. 4485/2017, όπως τροποποιήθηκε και ισχύει.
6. τις αιτήσεις των υποψηφίων στο πληροφοριακό σύστημα ΑΠΕΛΛΑ.

Αποφασίζουμε

Τη συγκρότηση του αρμόδιου Εκλεκτορικού Σώματος για την πλήρωση μίας (1) κενής θέσης μέλους Δ.Ε.Π. στη βαθμίδα του **Επίκουρου Καθηγητή** (με θητεία) με γνωστικό αντικείμενο «**Σχεδίαση Αναλογικών Κυκλωμάτων**» του Τμήματος Μηχανικών Η/Υ & Πληροφορικής, ως εξής:

ΤΑΚΤΙΚΑ ΜΕΛΗ

1. **Τσιατούχας Γεώργιος**, Καθηγητής πρώτης βαθμίδας του Τμήματος Μηχανικών Η/Υ & Πληροφορικής της Πολυτεχνικής Σχολής του Πανεπιστημίου Ιωαννίνων με γνωστικό αντικείμενο «**Σχεδίαση Ολοκληρωμένων Κυκλωμάτων**»



2. **Καβουσιανός Χρυσοβαλάντης**, Καθηγητής πρώτης βαθμίδας του Τμήματος Μηχανικών Η/Υ & Πληροφορικής της Πολυτεχνικής Σχολής του Πανεπιστημίου Ιωαννίνων με γνωστικό αντικείμενο «Ψηφιακά Ολοκληρωμένα Κυκλώματα»
3. **Ευθυμίου Αριστείδης**, Επίκουρος Καθηγητής του Τμήματος Μηχανικών Η/Υ & Πληροφορικής της Πολυτεχνικής Σχολής του Πανεπιστημίου Ιωαννίνων με γνωστικό αντικείμενο «Αρχιτεκτονική Υπολογιστών»
4. **Τενέντες Βασίλειος**, Επίκουρος Καθηγητής του Τμήματος Μηχανικών Η/Υ & Πληροφορικής της Πολυτεχνικής Σχολής του Πανεπιστημίου Ιωαννίνων με γνωστικό αντικείμενο «Ψηφιακά Συστήματα Υλικού»
5. **Σίσκος Στυλιανός**, Καθηγητής πρώτης βαθμίδας του Τμήματος Φυσικής της Σχολής Θετικών Επιστημών του Α.Π.Θ. με γνωστικό αντικείμενο «Ανάλυση και Σχεδιασμός Αναλογικών Ολοκληρωμένων Κυκλωμάτων»
6. **Χατζόπουλος Αλκιβιάδης**, Καθηγητής πρώτης βαθμίδας του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Α.Π.Θ. με γνωστικό αντικείμενο «Αναλογικά Ηλεκτρονικά Κυκλώματα»
7. **Βλάσσης Σπυρίδων**, Καθηγητής πρώτης βαθμίδας του Τμήματος Φυσικής της Σχολής Θετικών Επιστημών του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Ηλεκτρονική με έμφαση στο Υλικό»
8. **Παπανάνος Ιωάννης**, Καθηγητής πρώτης βαθμίδας της Σχολής Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Ε.Μ.Π. με γνωστικό αντικείμενο «Σχεδίαση Αναλογικών Μικροηλεκτρονικών Κυκλωμάτων και Ανάπτυξη Εργαλείων Σχεδίασης με έμφαση στις Τηλεπικοινωνιακές Εφαρμογές»
9. **Μπούχερ Ματτίας**, Αναπληρωτής Καθηγητής της Σχολής Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πολυτεχνείου Κρήτης με γνωστικό αντικείμενο «Σχεδίαση και Μοντελοποίηση Αναλογικών Ολοκληρωμένων Κυκλωμάτων»
10. **Μακρής Γεώργιος**, Καθηγητής πρώτης βαθμίδας, Electrical and Computer Engineering Department, University of Texas at Dallas, USA, με γνωστικό αντικείμενο «VLSI Testing Hardware Security Fault Tolerance Reliability Computer Architecture»
11. **Στρατηγόπουλος Χαράλαμπος-Γ.**, Κύριος Ερευνητής, Laboratoire d'Informatique de Paris 6, CNRS, Sorbonne University, France, με γνωστικό αντικείμενο «Design-for-test, built-in self-test, self-healing, on-line test, diagnosis and failure analysis techniques for analog, mixed-signal, and RF circuits and systems, hardware security and trust, machine learning applications in electronic design automation, computer-aided design, brain-inspired computing».

ΑΝΑΠΛΗΡΩΜΑΤΙΚΑ ΜΕΛΗ

1. **Σωτηριάδης Παύλος-Πέτρος**, Καθηγητής πρώτης βαθμίδας της Σχολής Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών του Ε.Μ.Π. με γνωστικό αντικείμενο «Ηλεκτρονική: Σχεδίαση και Μοντελοποίηση Αναλογικών και Μικτού Σήματος Μικροηλεκτρονικών Κυκλωμάτων»
2. **Κουφοπαύλου Οδυσσέας**, Καθηγητής πρώτης βαθμίδας του Τμήματος Ηλεκτρολόγων Μηχανικών & Τεχνολογίας Υπολογιστών της Πολυτεχνικής



- Σχολής του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Μικροηλεκτρονική - Σχεδίαση VLSI»
3. **Συρακούλης Γεώργιος**, Καθηγητής πρώτης βαθμίδας του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Δ.Π.Θ. με γνωστικό αντικείμενο «Πολύπλοκα Ηλεκτρονικά Συστήματα»
 4. **Λαόπουλος Θεόδωρος**, Καθηγητής πρώτης βαθμίδας του Τμήματος Φυσικής της Σχολής Θετικών Επιστημών του Α.Π.Θ. με γνωστικό αντικείμενο «Ηλεκτρονικά Κυκλώματα Μετρήσεων και Ελέγχου»
 5. **Σταμούλης Γεώργιος**, Καθηγητής πρώτης βαθμίδας του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Πανεπιστημίου Θεσσαλίας με γνωστικό αντικείμενο «Σχεδίαση Ψηφιακών Κυκλωμάτων VLSI»
 6. **Καλλίγερος Εμμανουήλ**, Επίκουρος Καθηγητής του Τμήματος Μηχανικών Πληροφοριακών και Επικοινωνιακών Συστημάτων της Πολυτεχνικής Σχολής του Πανεπιστημίου Αιγαίου με γνωστικό αντικείμενο «Σχεδίαση Ολοκληρωμένων Κυκλωμάτων Ειδικών Εφαρμογών».
 7. **Νικολαΐδης Σπυρίδων**, Καθηγητής πρώτης βαθμίδας του Τμήματος Φυσικής της Σχολής Θετικών Επιστημών του Α.Π.Θ. με γνωστικό αντικείμενο «Ανάλυση και Σχεδιασμός Ψηφιακών Ηλεκτρονικών Κυκλωμάτων»
 8. **Δημητρακόπουλος Γεώργιος**, Αναπληρωτής Καθηγητής του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Δ.Π.Θ. με γνωστικό αντικείμενο «Σχεδιασμός Ψηφιακών Ολοκληρωμένων Κυκλωμάτων»
 9. **Σούντρης Δημήτριος**, Καθηγητής πρώτης βαθμίδας της Σχολής Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών του Ε.Μ.Π. με γνωστικό αντικείμενο «Σχεδίαση Ενσωματωμένων Συστημάτων»
 10. **Παπαμάρκος Νικόλαος**, Καθηγητής πρώτης βαθμίδας του Τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών της Πολυτεχνικής Σχολής του Δ.Π.Θ. με γνωστικό αντικείμενο «Ηλεκτρικά Κυκλώματα, Ψηφιακά Φίλτρα, Ψηφιακή Επεξεργασία Εικόνων»
 11. **Θεοδορίδης Γεώργιος**, Αναπληρωτής Καθηγητής του Τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών της Πολυτεχνικής Σχολής του Πανεπιστημίου Πατρών με γνωστικό αντικείμενο «Σχεδιασμός Ολοκληρωμένων Ψηφιακών Συστημάτων».

Σας ενημερώνουμε ότι η προκήρυξη για την πλήρωση της εν λόγω κενής θέσης δημοσιεύτηκε στο ΦΕΚ 2964/2-12-2021 (τ. Γ') με κωδικό θέσης στο πληροφοριακό σύστημα ΑΠΕΛΛΑ APP25077 και η προθεσμία υποβολής υποψηφιοτήτων έληξε στις **8 Φεβρουαρίου 2022**.

Μέσα στη νόμιμη προθεσμία υπέβαλαν υποψηφιότητα μέσω του πληροφοριακού συστήματος ΑΠΕΛΛΑ με αλφαβητική σειρά οι κ.κ.:

α/α	Όνοματεπώνυμο	Υποψηφιότητα
1	ΚΕΤΖΑΚΗ ΔΗΜΗΤΡΑ	Υποβλήθηκε στις 07/02/2022
2	ΚΛΕΙΣΑΡΧΑΚΗΣ ΓΕΩΡΓΙΟΣ	Υποβλήθηκε την 01 ^η /02/2022



3	ΠΑΠΑΔΟΠΟΥΛΟΥ ΜΑΡΙΑ	Υποβλήθηκε στις 06/02/2022
4	ΤΣΙΡΙΜΩΚΟΥ ΓΕΩΡΓΙΑ	Υποβλήθηκε στις 30/12/2021
5	ΦΩΤΗΣ ΓΩΡΓΙΟΣ	Υποβλήθηκε στις 09/12/2021

Το βιογραφικό σημείωμα, το υπόμνημα εργασιών και οι δημοσιεύσεις των υποψηφίων είναι αναρτημένα από τους ίδιους στο πληροφοριακό σύστημα ΑΠΕΛΛΑ-APP25077.

Κοινοποίηση:

- Υποψηφίους
- Π.Σ. ΑΠΕΛΛΑ (ανάρτηση)



Με τιμή
Ο Πρόεδρος του Τμήματος

Γεώργιος Τσιατούχας
Καθηγητής πρώτης βαθμίδας